

Uwagi:

- Zaliczenie odbędzie się w formie testu zamkniętego.
- Każde pytanie będzie miało od 2 do 4 odpowiedzi, z których tylko jedna jest poprawna.
- Za błędne odpowiedzi nie będą przyznawane punkty ujemne.

Przykładowe pytania:

1. Badaniem algorytmów zajmuje się:
2. „Przetłumaczenie” algorytmu na wybrany język programowania to:
3. Do sposobów opisu algorytmów nie należy:
4. **Schemat blokowy** algorytmu jest:
5. Na **schemacie blokowym** warunki logiczne umieszcza się w bloku:
6. Na **schemacie blokowym** polecenia/instrukcje umieszcza się w bloku:
7. Ile **wejść/wyjść** ma **blok warunkowy** występujący na schematach blokowych algorytmów?
8. Ile razy na schemacie blokowym algorytmu może występować **blok startowy**?
9. W której metodzie opisu algorytmów wykonywane czynności są numerowane?
10. Jednym ze sposobów przedstawiania algorytmów komputerowych jest opis w **języku programowania**.
Który język nie jest stosowany do tego celu?
11. Odwoływanie się funkcji lub definicji do samej siebie to:
12. Który z poniższych algorytmów nie występuje w postaci **algorytmu rekurencyjnego**?
13. **Złożoność obliczeniowa** algorytmu jest funkcją opisującą zależność między liczbą danych a:
14. Pewien algorytm ma złożoność $O(n^2)$. Symbol „n” występujący w tym wzorze oznacza:
15. Która z poniższych złożoności obliczeniowych odnosi się do algorytmu **najszybszego**?
16. Algorytm **dodawania** macierzy kwadratowych o rozmiarze $n \times n$ ma złożoność obliczeniową rzędu:
17. W pewnym algorytmie liczba operacji **dominujących** opisana jest wzorem: $f(n) = 2n^2 + 2n + 2$. Jaka będzie złożoność obliczeniowa tego algorytmu w notacji **O**:
18. Miarą **złożoności czasowej** algorytmu jest:
19. Jakie jest główne zadanie **algorytmów sortowania**?
20. Sortowanie w porządku leksykograficznym dotyczy sortowania:
21. Rozmiar rejestrów procesora 32-bitowego wynosi:
22. Do głównych składników strukturalnych **procesora** nie należy (nie należą):
23. Podczas wykonywania rozkazów przez procesor nie występuje cykl:
24. Adres kolejnego rozkazu, który ma zostać pobrany z pamięci, znajduje się w procesorze w rejestrze nazywanym:
25. Procesor ma najkrótszy czas dostępu do:
26. **Magistrala** składa się z 3 typów linii komunikacyjnych. Nie należą do nich linie:
27. Typ pamięci komputerowej wymagający **odświeżania** to:
28. Do budowy **pamięci podręcznej (cache)** stosowana jest pamięć: